

CPLD (Complex PLD): Ένας συνδυασμός από πολλαπλά SPLD σε ένα μόνο τσιπ. Διαφορετικά ονόματα είναι enhanced PLD (EPLD), superPAL και megaPLA.

Το CPLD είναι ένα κύκλωμα με πολυπλοκότητα μεταξύ FPGA και PAL και αρχιτεκτονικά στοιχεία και από τα 2. Το κυρίως τμήμα ενός CPLD είναι το macro cell. Συστάδες λογικών blocks (όμοια με SPLD). Είναι αρκετά πιο περίπλοκες συσκευές από τα SPLDs, και σε επίπεδο βασικού λογικού τμήματος.

- **FPD (Filed Programmable Device):** Οποιοδήποτε κύκλωμα που χρησιμοποιείται για την πραγματοποίηση ψηφιακού hardware και το οποίο επιτρέπει στο χρήστη να το τροποποιήσει ώστε να αντιλαμβάνεται διαφορετικά σχέδια.
- Ο προγραμματισμός αυτής της συσκευής συχνά περιλαμβάνει τη τοποθέτηση του τσιπ σε ένα ειδικό προγραμματιστικό εργαλείο, αλλά κάποια chip μπορούν να τροποποιηθούν και μέσα στο σύστημα.
- Ένα άλλο όνομα των FPDs είναι programmable logic devices (PLDs). Παρόλο που είναι τσιπς του ίδιου τύπου, προτιμάμε τον όρο FPD διότι ιστορικά τα PLD θεωρούνται σχετικά απλές συσκευές

- **FPGA (Field Programmable Gate Unit):** Ένα FPD το οποίο έχει μια γενική δομή η οποία επιτρέπει πολύ υψηλή λογική χωρητικότητα.
- Όπου τα CPLDs έχουν logic resources με έναν ευρύ αριθμό εισόδων (AND πεδία), τα FPGAs προσφέρουν μικρότερο εύρος logic resources. Επίσης τα FPGAs προσφέρουν υψηλότερο μέσο όρο σε flip-flops από ότι τα CPLDs.

- **Interconnections:** Η εσωτερικές διασυνδέσεις σε ένα FPD.

- **Logic Block:** Ένα μικρό κύκλωμα κλωνοποιημένο σε ένα FPD array. Ένα κύκλωμα πραγματοποιημένο σε ένα FPD είναι πρώτα διαχωρισμένο σε μικρότερα υποκυκλώματα που μπορεί το καθένα να γίνει σε ένα λογικό block.
- Ο όρος υπάρχει κυρίως στα περιεχόμενα των FPGAs αλλά μπορεί να αναφέρεται σε ένα κομμάτι ενός κυκλώματος CPLD.

- **Logic Capacity:** Το κομμάτι της ψηφιακής λογικής που μπορούμε να χρησιμοποιήσουμε σε ένα FPD, συνήθως μετριέται σε μονάδες από τον αντίστοιχο αριθμό πυλών σε ένα παραδοσιακό gate array.
- Με άλλα λόγια μετράμε τη FPDs χωρητικότητα σαν συγκρίσιμο μέγεθος. Έτσι μπορούμε να αναφερθούμε στη λογική χωρητικότητα ως τον αριθμό NAND πυλών 2 εισόδων .

- **Logic Density:** Το logic σύνολο για κάθε unit σε ένα FPD.

- **PAL (Programmable Array Logic):** Ένα σχετικά μικρό FPD το οποίο περιέχει ένα προγραμματιζόμενο AND πεδίο το οποίο ακολουθείτε από ένα OR πεδίο.

- **PLA (Programmable Logic Array):** Ένα σχετικά μικρό FPD το οποίο περιέχει 2 πεδία προγραμματιζόμενου κυκλώματος. Ένα AND πεδίο και ένα OR πεδίο.

- **Programmable Switch:** Ένας διακόπτης που μπορεί να ενώσει ένα λογικό μέρος σε ένα καλώδιο η 2 συνδεδεμένα καλώδια μεταξύ τους.

- **Speed Performance:** Η μεγαλύτερη λειτουργική ταχύτητα ενός κυκλώματος FPD. Για συνδυασμένα κυκλώματα υπολογίζεται από τη μεγαλύτερη καθυστέρηση μέσω οποιασδήποτε διαδρομής και για κυκλώματα σε σειρά είναι η μεγαλύτερη συχνότητα στην οποία το κύκλωμα λειτουργεί κανονικά.

- **SPLD (Simple PLD):** Συνήθως ένα PLA η ένα PAL.