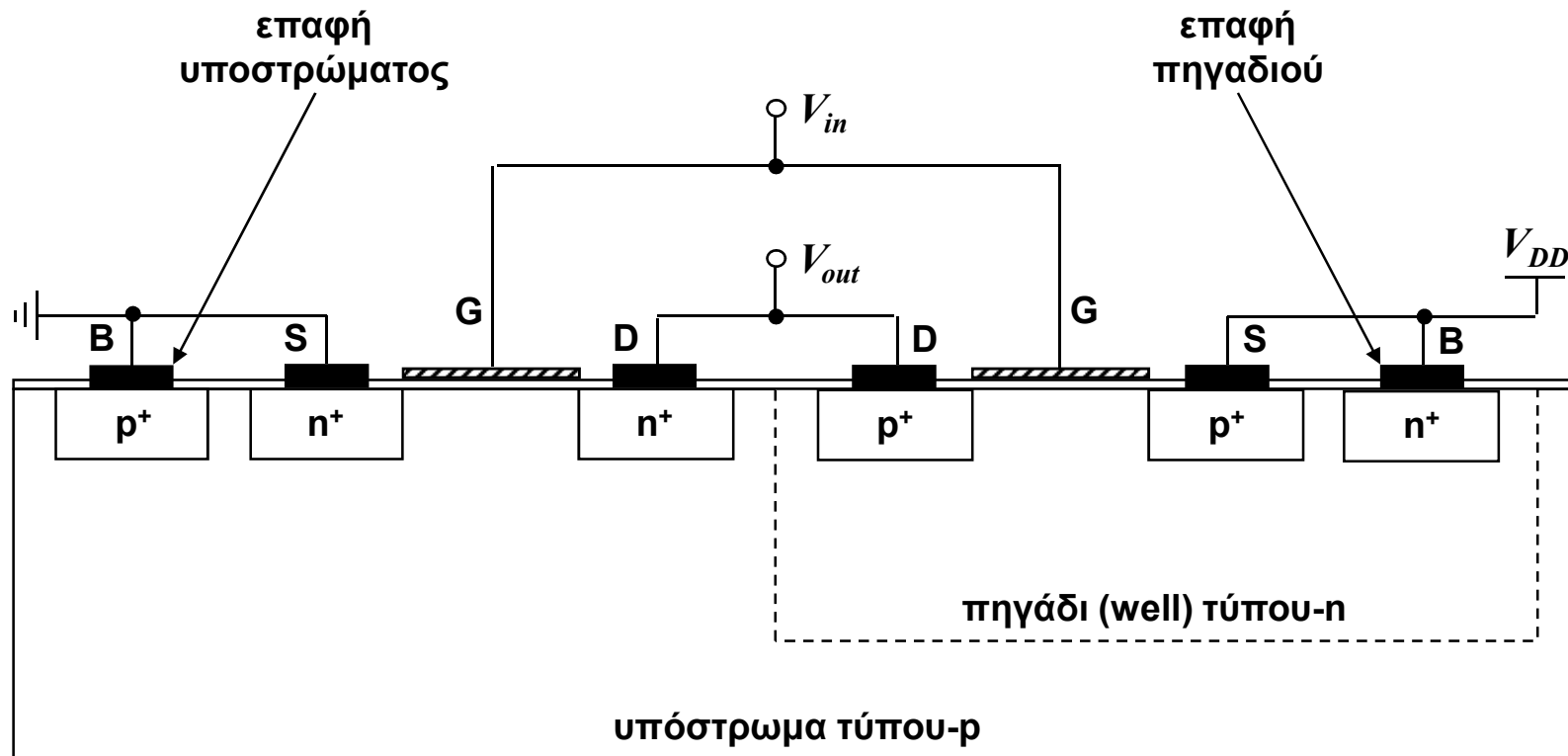


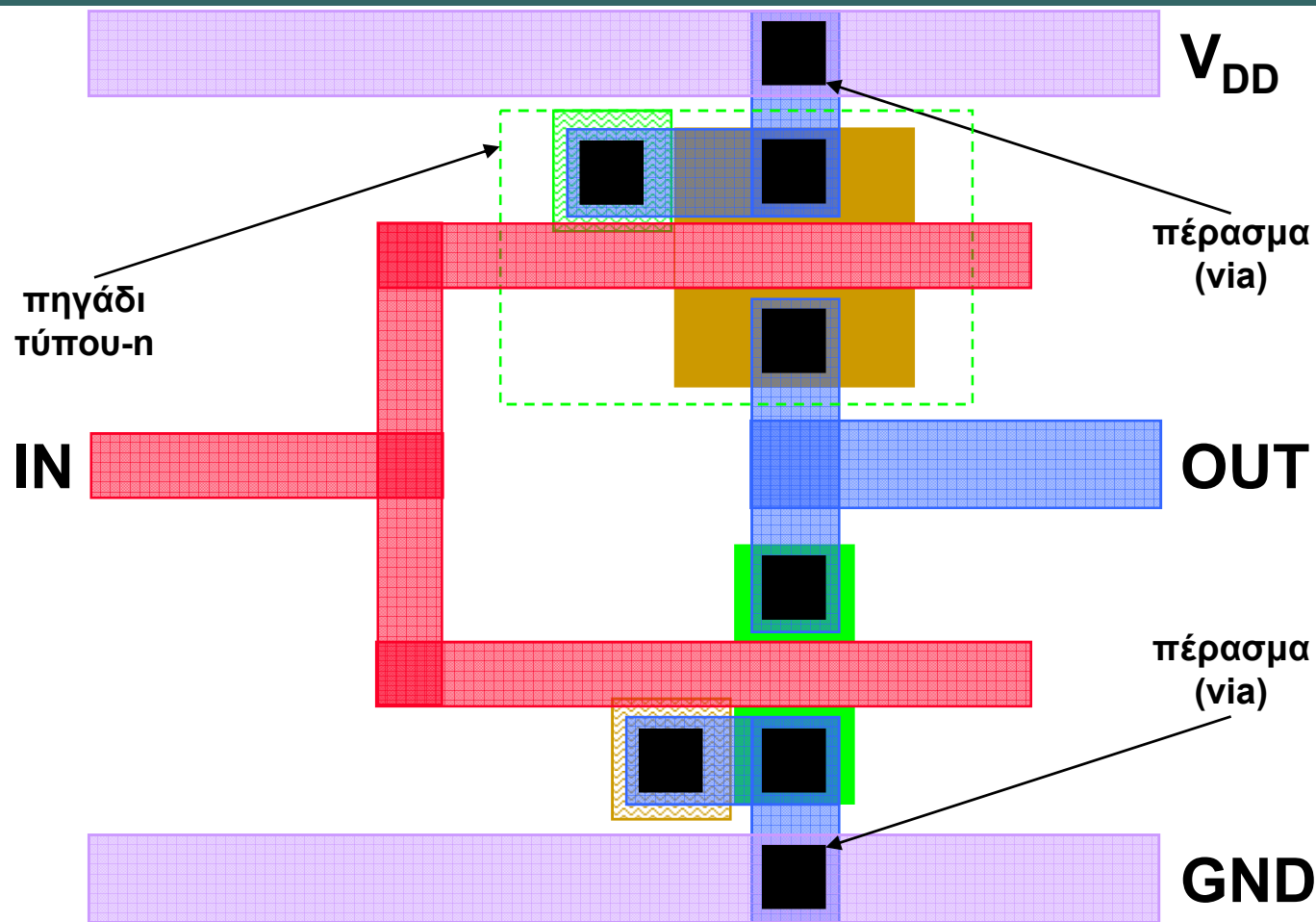
Σχεδίαση λογικών πυλών και κυκλωμάτων σε φυσικό επίπεδο

Εισαγωγή στην Ηλεκτρονική

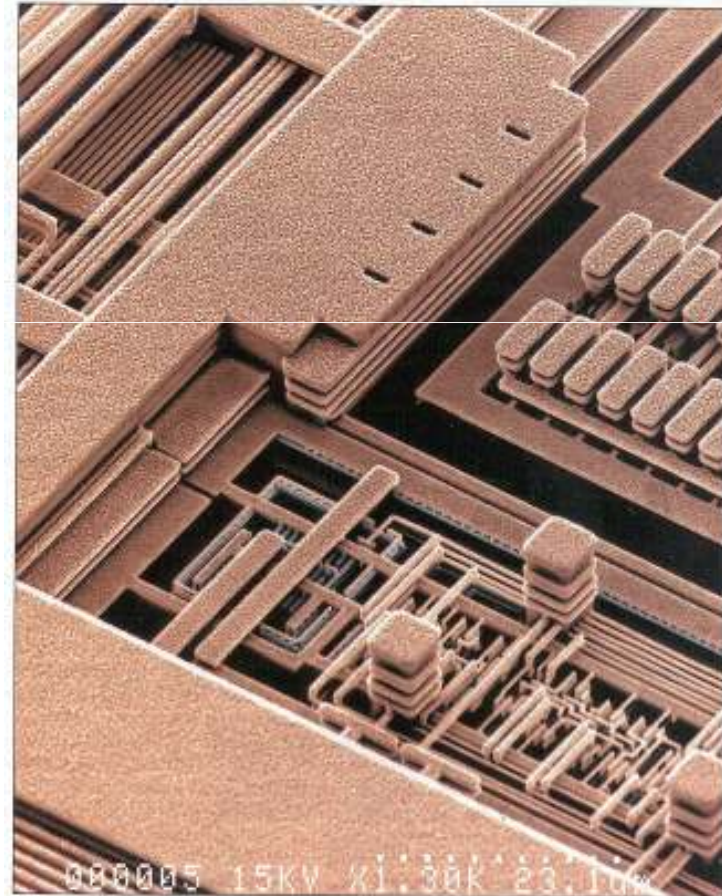
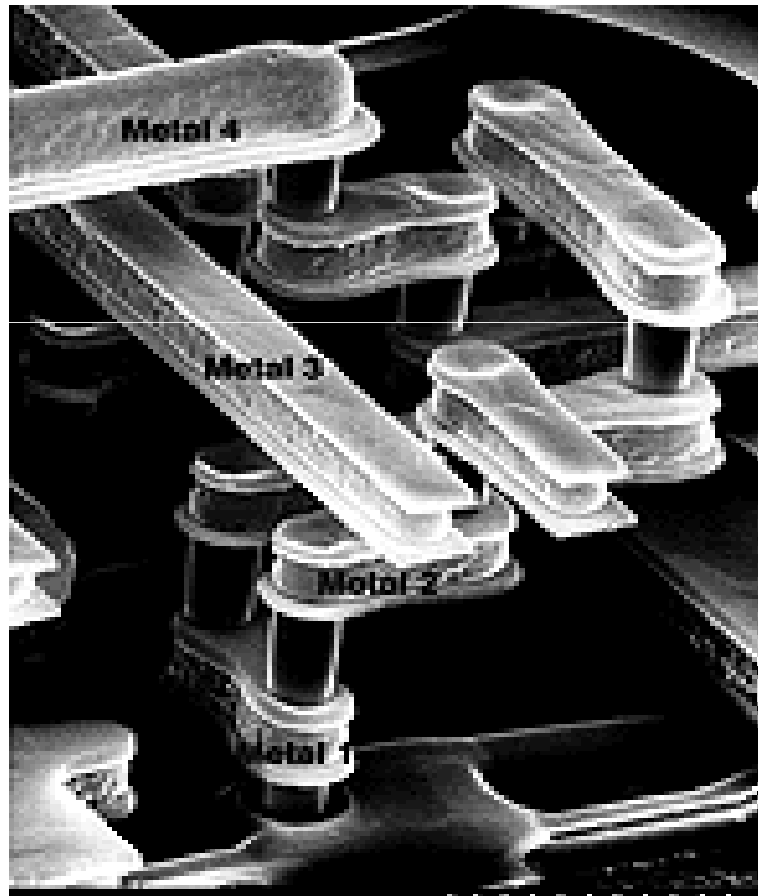
Τομή αντιστροφή CMOS



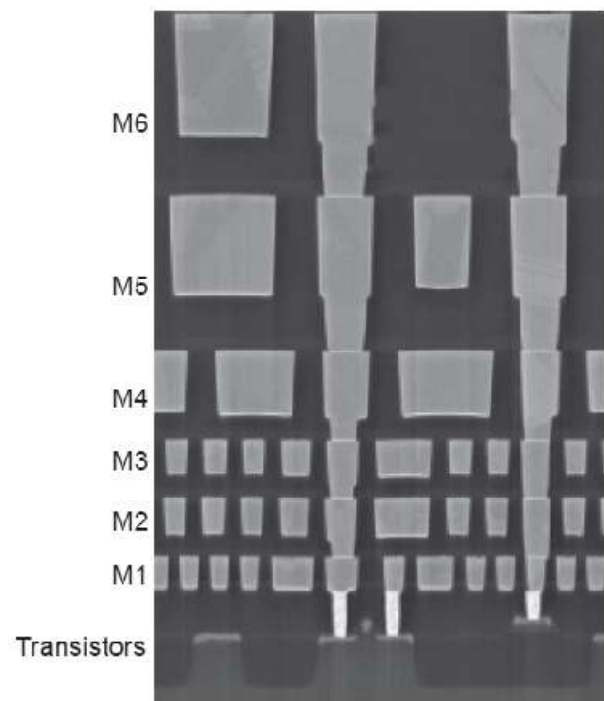
Φυσικό σχέδιο (layout) αντιστροφέα CMOS



Σύστημα διασυνδέσεων



Σύστημα διασυνδέσεων

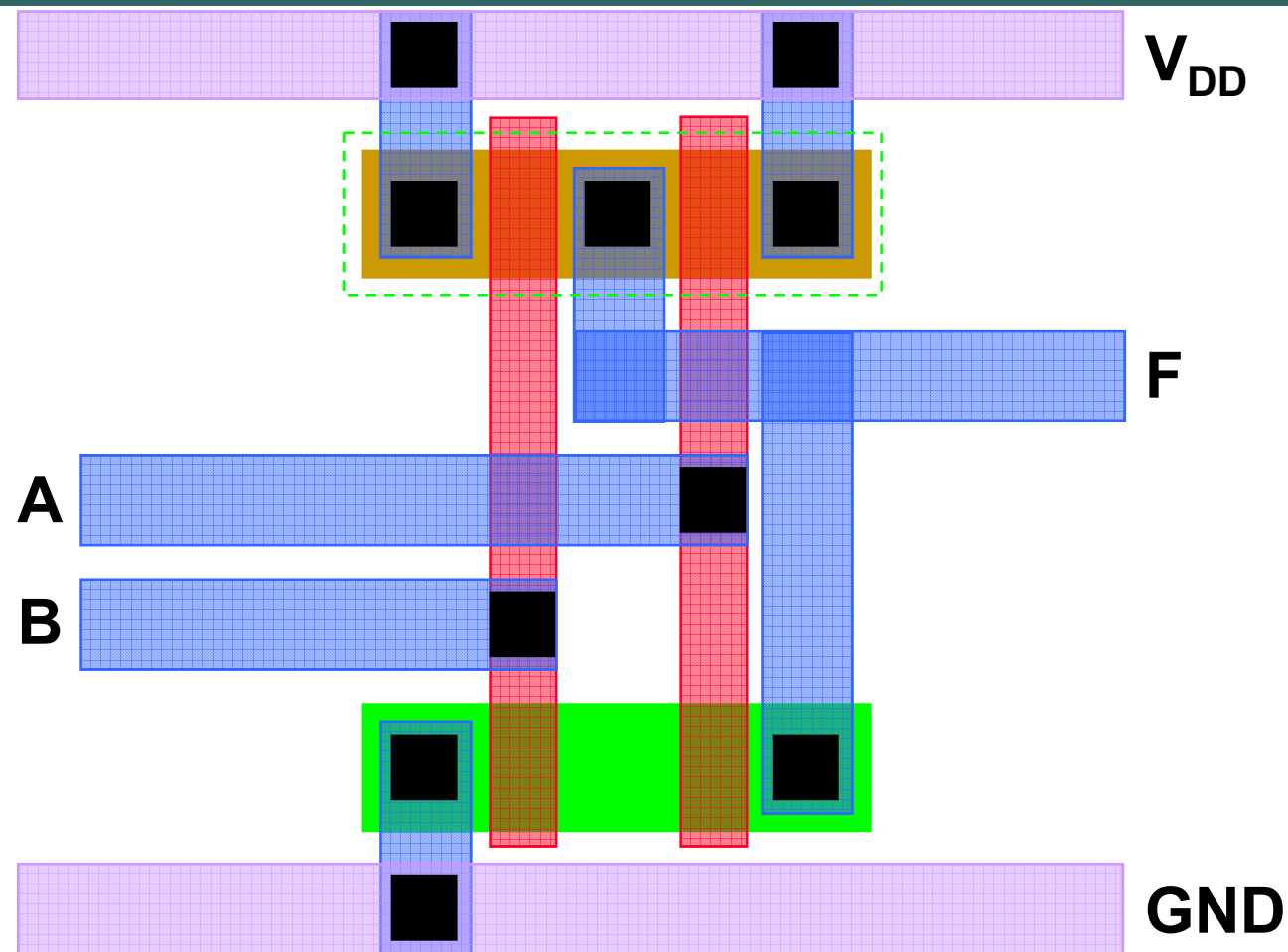


Intel 90nm

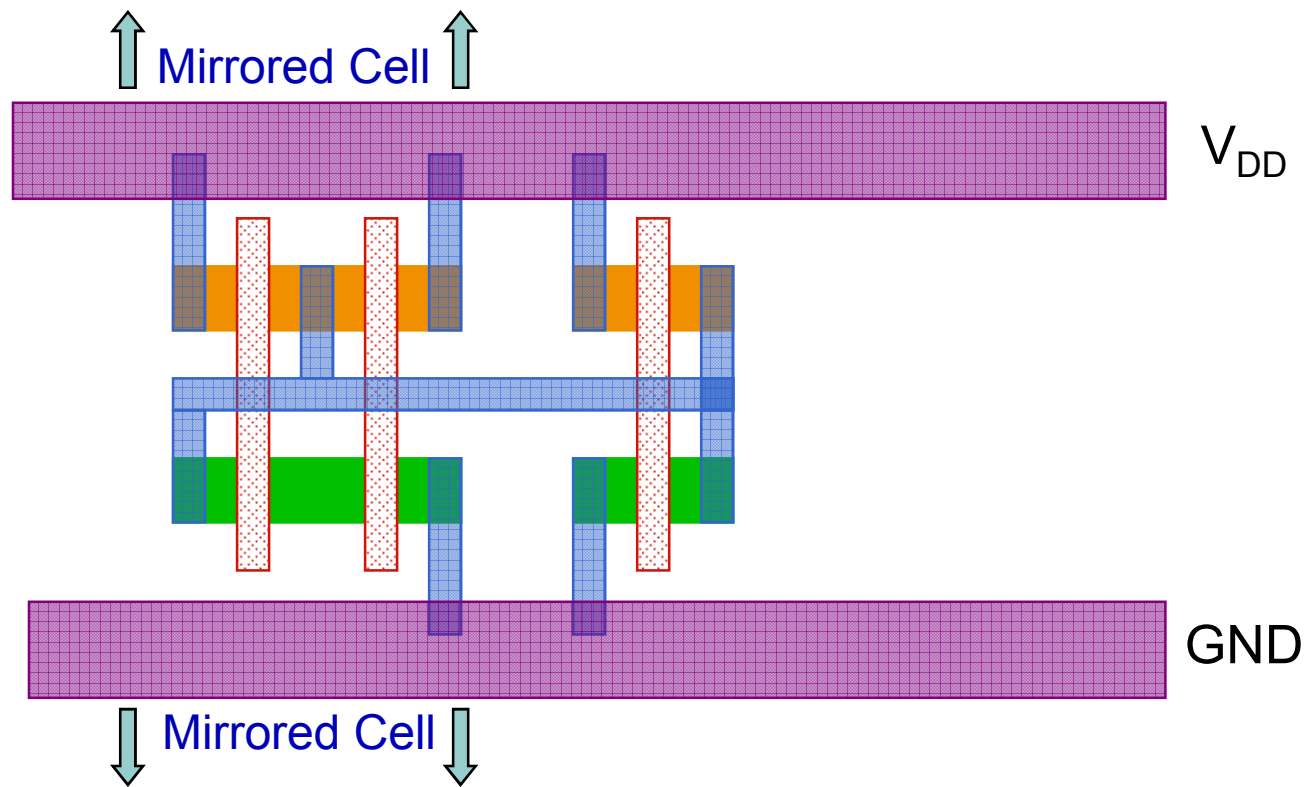


Intel 45nm

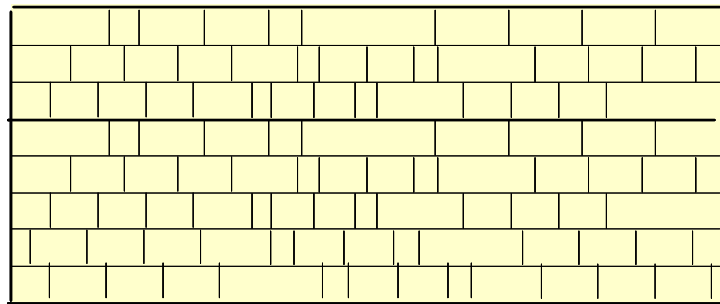
Φυσικό σχέδιο πύλης NAND (σε μορφή κελιού)



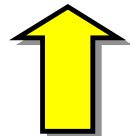
Σχεδίαση κελιών (cells)



Σχεδίαση κελιών (cells)



Cell-based



**Mixed
Cell and Block**

